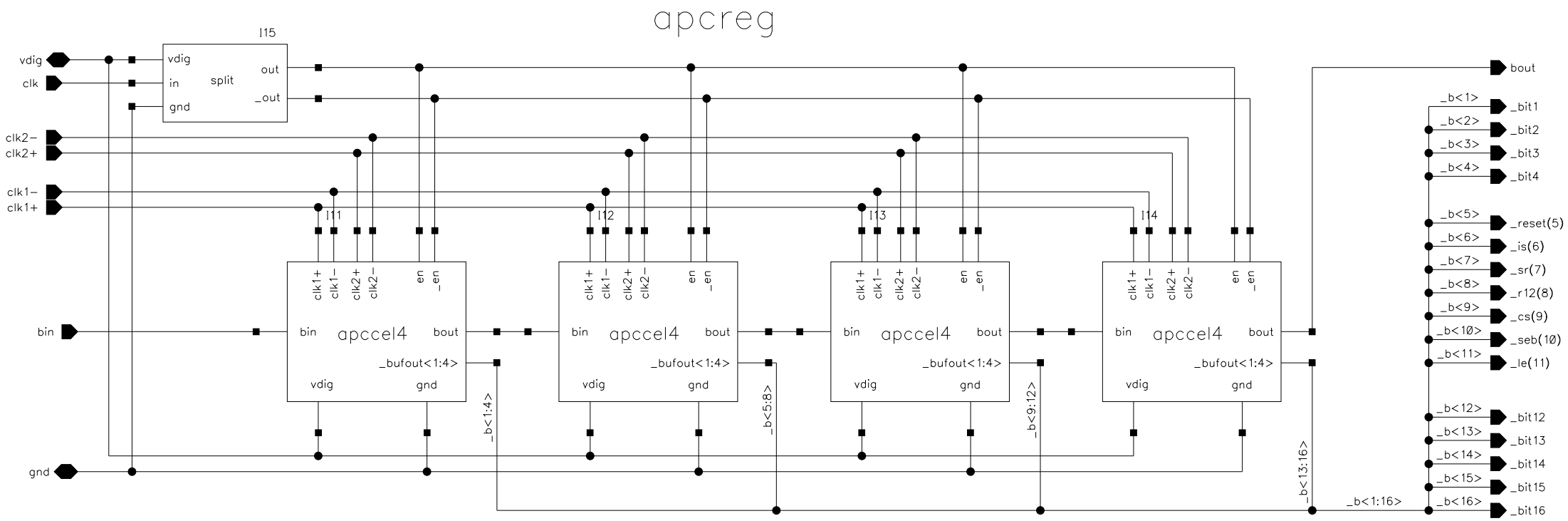
apcreg
I15
vdig
in
gnd
split
out
_out
clk
clk2−
clk2+
clk1−
clk1+
I11
I12
I13
I14
bin
gnd
clk1+
clk1−
clk2+
clk2−
en
_en
apccel4
bout
_bufout<1:4>
vdig
gnd
_b<1:4>
_b<5:8>
_b<9:12>
_b<13:16>
_b<1:16>
bout
_b<1>
_b<2>
_b<3>
_b<4>
_b<5>
_b<6>
_b<7>
_b<8>
_b<9>
_b<10>
_b<11>
_b<12>
_b<13>
_b<14>
_b<15>
_b<16>
_bit1
_bit2
_bit3
_bit4
_reset(5)
_is(6)
_sr(7)
_r12(8)
_cs(9)
_seb(10)
_le(11)
_bit12
_bit13
_bit14
_bit15
_bit16